



ZAŁĄCZNIK NR 1 DO
ZAPYTANIA OFERTOWEGO 10/2020
SZCZEGÓŁOWY OPIS PRZEDMIOTU ZAMÓWIENIA

I. Przedmiot zamówienia: Zatrudnienie pracownika na stanowisku „Projektant hardware”

1. Przedmiotem zamówienia jest rekrutacja na stanowisko „Projektant hardware” w formie umowy zlecenia w ramach projektu „Niskolatencyjny, synchroniczny i skalowalny system SDR”, realizowanego w ramach konkursu Ścieżka dla Mazowsza.
2. Prace obejmą:
 - projektowanie schematów elektrycznych oraz obwodów drukowanych modułów elektronicznych służących do realizacji systemów testujących
 - uruchamianie i weryfikację wyprodukowanych prototypów ww. modułów
 - aktywną współpracę z Developerami HDL, Programistami oraz Testerami w zakresie projektowania, implementacji i wdrażania systemów i stanowisk testujących
 - tworzenie dokumentacji projektowej dotyczącej wykonanych prac.
3. Dyspozycyjność w okresie: od 27.10.2020 r. do 31.12.2020 r. w wymiarze ok. 250rh
4. Warunki realizacji zamówienia: Zamówienie realizowane będzie w oparciu o umowę cywilnoprawną (umowa zlecenie)
5. Realizacja zamówienia będzie rozliczana na podstawie pisemnego wykazu godzin wypracowanych w miesiącu, podpisanego przez strony umowy.
6. Termin płatności: raz w miesiącu za faktycznie przepracowane godziny.
7. Wykonawca osobiście wykona powierzone mu zadania w projekcie i będzie je wykonywał pod nadzorem Zamawiającego.
8. Wykonawca zapewnia dyspozycyjność w określonym wyżej wymiarze i w zakresie realizacji zadań.
9. Wykonawca zrzeknie się wszelkich praw autorskich związanych z pracami i badaniami wykonywanymi w związku z projektem na rzecz Zamawiającego.

II. Minimalne wymagania wobec wykonawcy:

1. Bardzo dobra znajomość środowiska Altium Designer
2. Doświadczenie w projektowaniu układów z przetwornikami ADC/DAC
3. Doświadczenie w realizacji produkcji i wdrażania projektów elektronicznych
4. Doświadczenie w uruchamianiu i testowaniu modułów elektronicznych
5. Umiejętność obsługi sprzętu laboratoryjnego i wykonywania pomiarów (generator AWG, oscyloskop, analizator widma, reflektometr itp.)
6. Wykształcenie inżynierskie na kierunku elektronika lub pokrewnym
7. Umiejętność efektywnej pracy w interdyscyplinarnym zespole – programiści, developerzy HDL, testerzy

Zamawiający dokona oceny spełnienia przez Wykonawcę minimalnych wymagań wg formuły spełnia/nie spełnia, na podstawie analizy złożonego przez Wykonawcę oświadczenia potwierdzającego wykształcenie i doświadczenie (w formie CV).

Kierownik projektu
Wojciech Niedzwiedz